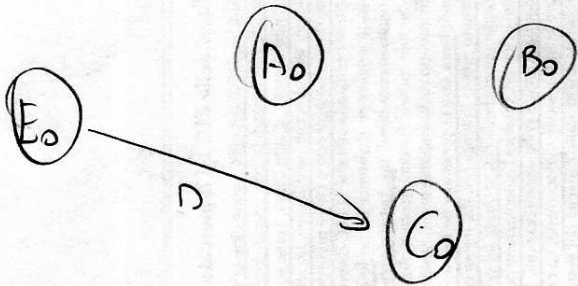
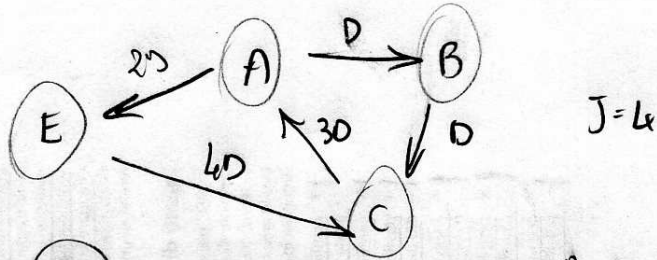


23/01/2005

2) Dato:

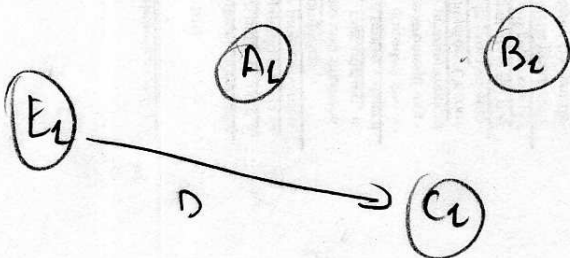


$$A_0 \rightarrow E_j \begin{cases} j = 2 \text{ o } 4 = 2 \\ w_j = 0 \end{cases}$$

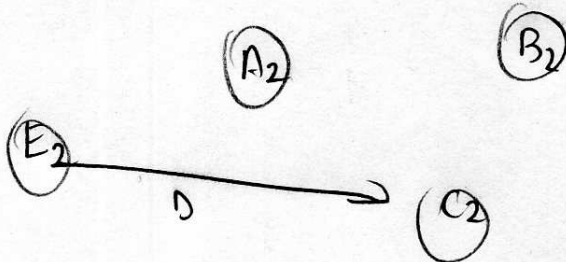
$$A_1 \rightarrow E_j \begin{cases} j = 3 \text{ o } 4 = 3 \\ w_j = 0 \end{cases}$$

$$A_2 \rightarrow E_j \begin{cases} j = 0 \\ w_j = 1 \end{cases}$$

$$A_3 \rightarrow E_j \begin{cases} j = 1 \\ w_j = 1 \end{cases}$$

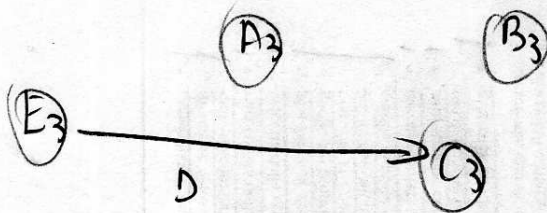


$$A_0 \rightarrow B_j \begin{cases} j = 1 \\ w_j = 0 \end{cases} \quad A_1 \rightarrow B_j \begin{cases} j = 2 \\ w_j = 0 \end{cases}$$



$$A_2 \rightarrow B_j \begin{cases} j = 3 \\ w_j = 0 \end{cases} \quad A_3 \rightarrow B_j \begin{cases} j = 0 \\ w_j = 1 \end{cases}$$

Usiamo l'astuzia: fatto uno tutti tutti, posso dire di getto che:



$B_0 \rightarrow C_1$ $w_j = 0$	$B_1 \rightarrow C_2$ $w_j = 0$
$B_2 \rightarrow C_3$ $w_j = 0$	$B_3 \rightarrow C_0$ $w_j = 1$

$$C_0 \rightarrow A_j \begin{cases} j = 3 \\ w_j = 0 \end{cases}$$

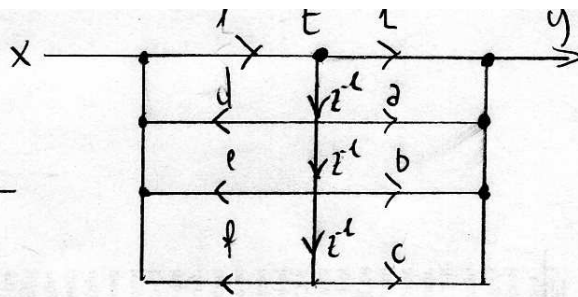
$$C_1 \rightarrow A_j \begin{cases} j = 0 \\ w_j = 1 \end{cases}$$

$$C_2 \rightarrow A_j \begin{cases} j = 1 \\ w_j = 1 \end{cases}$$

$$C_3 \rightarrow A_j \begin{cases} j = 2 \\ w_j = 1 \end{cases}$$

3) Si ha qualcosa tipo ad:

$$H(z) = \frac{L + az^{-1} + bz^{-2} + cz^{-3}}{L + dz^{-1} + ez^{-2} + fz^{-3}}$$



(E2)

ARCHITETTURA Behavioural OF IIR IS
 SIGNAL y_1, y_2, y_3, t : std-logic-vector (K-L bits) Φ ;
 -- chiama "t" il "nod" centrale.

Begin

Regist : PROCESS (CLK, RSTn)

BEGIN

IF RSTn = '0' THEN $y_1 L = (\text{OTHERS} \Rightarrow '0')$; $y_2 L = (\text{OTHERS} \Rightarrow '0')$; $y_3 L = (\text{OTHERS} \Rightarrow '0')$;

ELSIF (CLK'EVENT AND CLK = '1') THEN

$y_1 L = t$; $y_2 L = y_1$; $y_3 L = y_2$;

END IF;

END PROCESS;

Comb : PROCESS (x, y1, y2, y3, t); -- non mette i coefficienti...

BEGIN

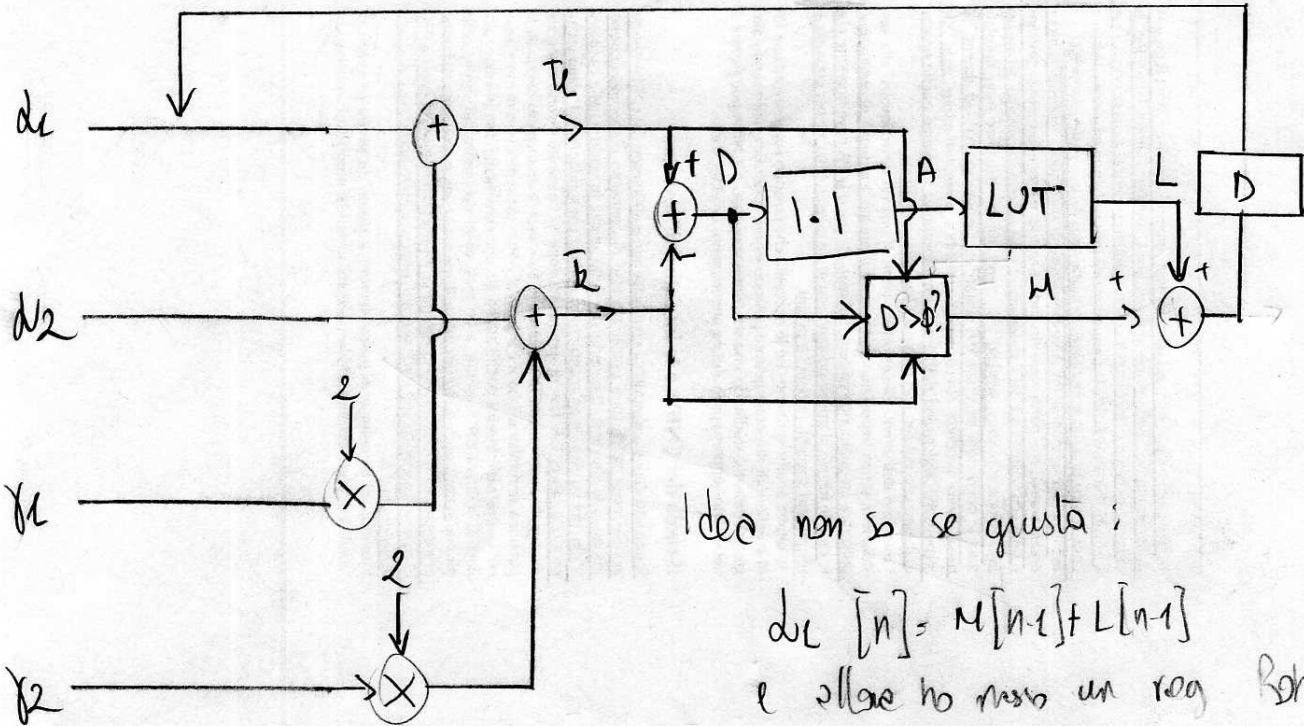
$y L = t + a * y_1 + b * y_2 + c * y_3$;

$t L = x + d * y_1 + e * y_2 + f * y_3$;

END PROCESS;

END Architecture;

1) $T_{add} = 2$; $T_{abs} = 1$; $T_{WT} = 1$; $T_{IF} = 1$.



Idea non so se giusta:

$d_1[n] = M[n-1] + L[n-1]$
 e allora ho messo un reg. Beh.

$T_{cp} = T_{add} + T_{add} + T_{abs} + T_{WT} + T_{add} = 8. = T_{oo}$

Ho $T_{oo} = T_{cp}$: con le tecniche universali, non si può far di meglio.

Posso applicare il lookahead; su $y[n] = d_1[n+1]$

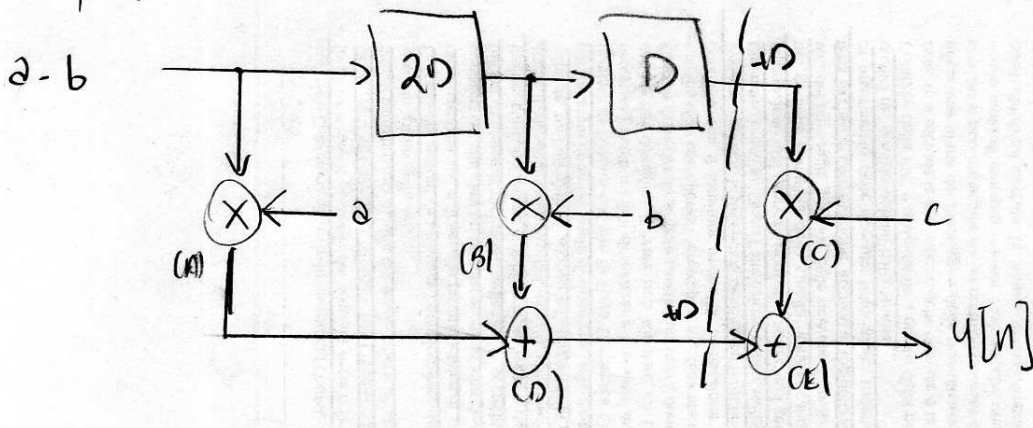
$d_1[n+2] = M[n+1] + L[n+1] = LUT \{ | d_1[n+1] + 2x_1[n+1] - d_2[n+1] - 2x_2[n+1] | \} +$
 $+ IF \{ [d_1[n+1] + 2x_1[n+1] - d_2[n+1] - 2x_2[n+1]], [d_1[n+1] + 2x_1[n+1]], [d_2[n+1] + 2x_2[n+1]] \}$

$\rightarrow d_1[n+2] = LUT \dots$

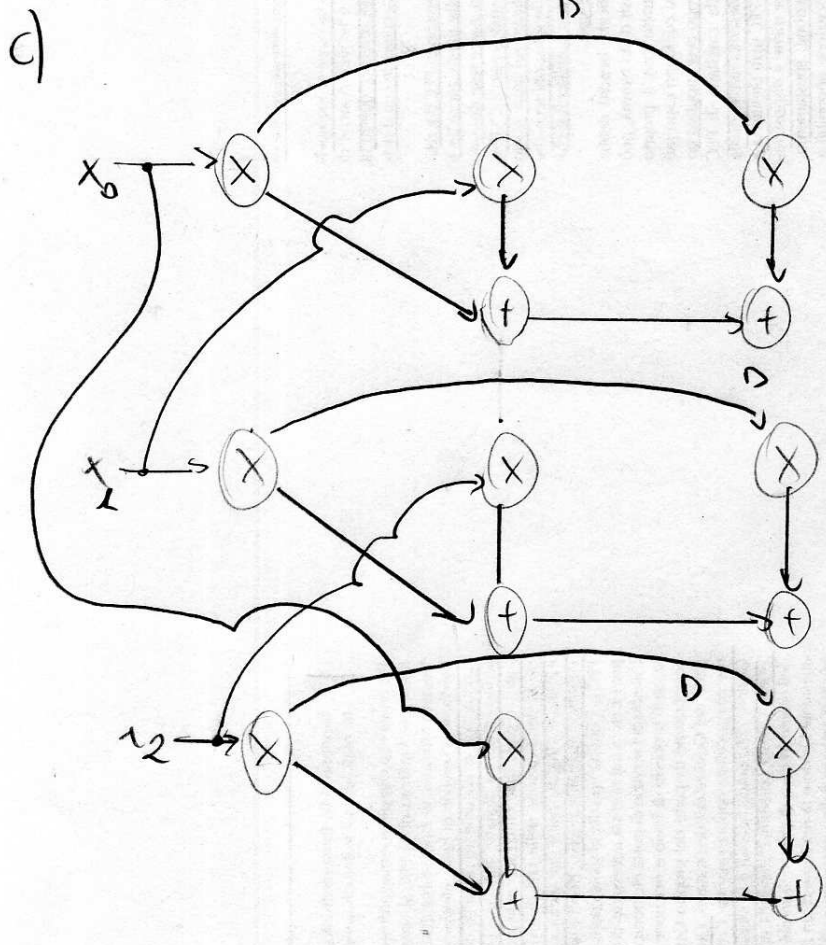


17/02/08 - Versione A

$$1) y[n] = a x[n] + b x[n-2] + c x[n-3]$$



J=3



$$x_0 \rightarrow B_j \begin{cases} j=2 \\ \psi_j=0 \end{cases}$$

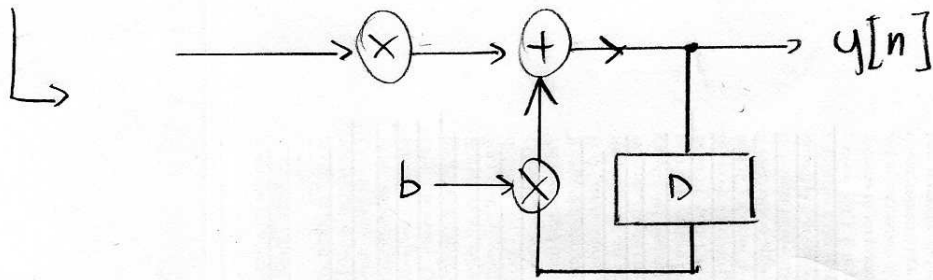
$$x_1 \rightarrow B_j \begin{cases} j=0 \\ \psi_j=L \end{cases}$$

$$x_2 \rightarrow B_j \begin{cases} j=L \\ \psi_j=0 \end{cases}$$

$$T_{cp} = T_m + 2T_a$$

$$T_s = 3(T_m + 2T_a) = \frac{L}{3} T_s$$

3) $y = a x[n] + b y[n-1]$ (IIR)

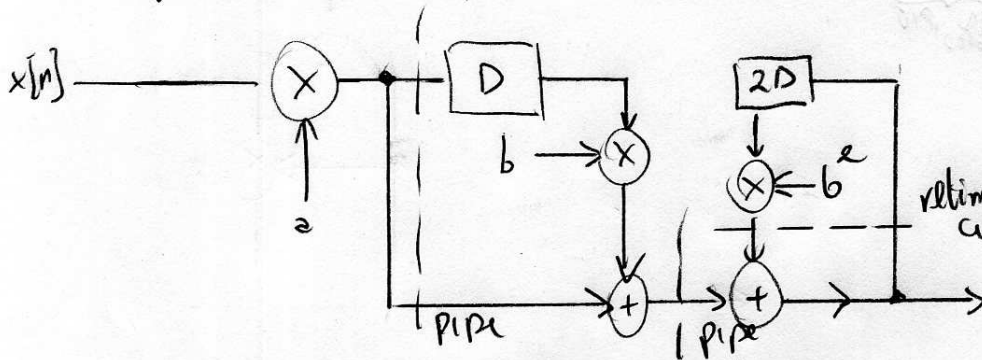


$T_s = T_p = T_{ax} = T_m + T_e = 3.$

Apply 1/ lookahead;

$y[n+1] = a x[n+1] + b y[n] \rightarrow y[n+1] = a x[n+1] + b [a x[n] + b y[n-1]]$

$\rightarrow y[n] = a x[n] + a b x[n-1] + b^2 y[n-2].$



$T_{ax} = T_s = T_p = T_m + 2T_e$
retiming cut
Registers!

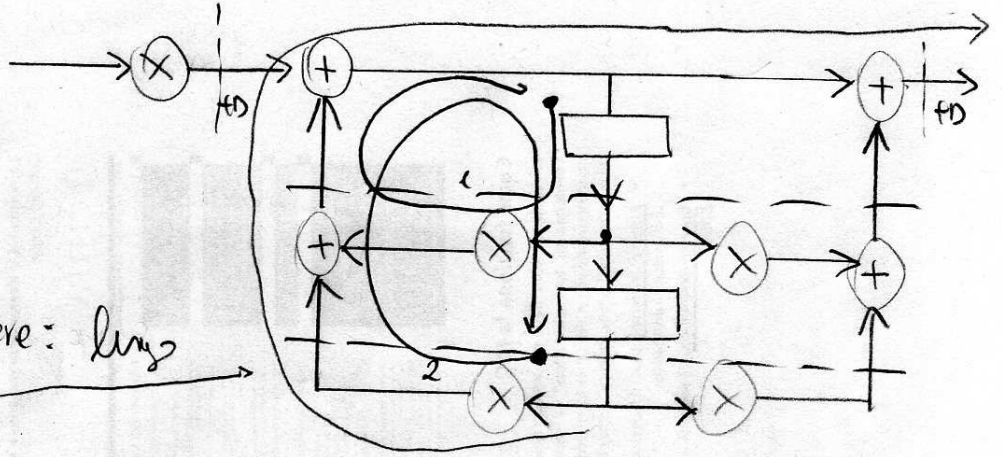
Ma ad e ottimizzabile con pipelining e retiming.

05/02/07

1) $T_m = 2, T_a = 1$

Copio metà del circuito per ottimizzarlo.

Il ritardo T_{cp} potrebbe essere: lungo questo path:



$T_{cp} = T_m + 5T_a = 7$

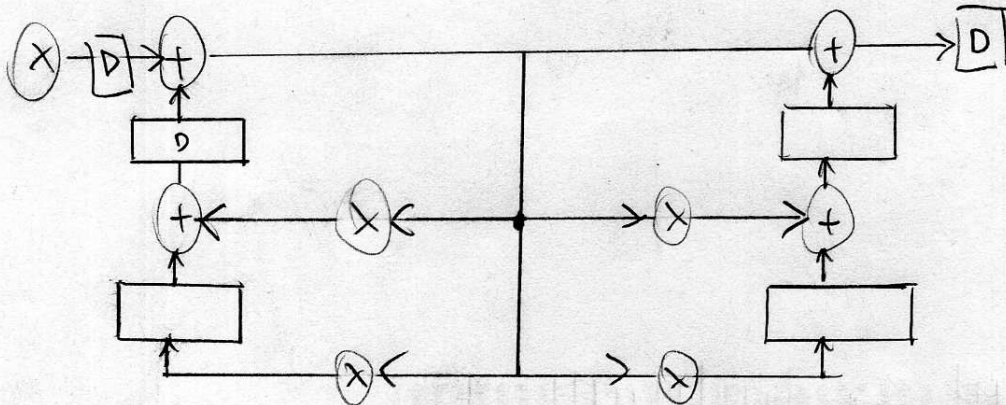
Per quanto riguarda T_{os} : ci sono 2 loop.

$T_{lpc} = T_m + 2T_a$

$T_{lps} = \frac{L}{2} (T_m + 2T_a)$

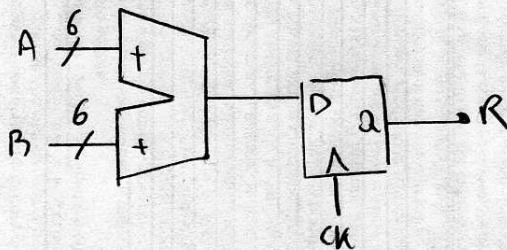
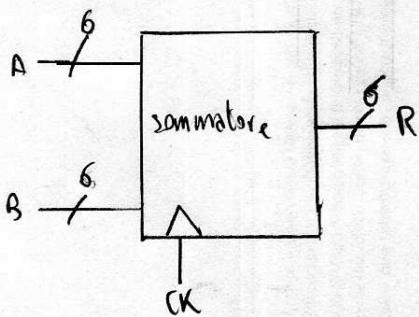
$T_{os} = T_m + 2T_a$

Ciò suggerisce che possiamo fare di meglio. Di sicuro una buona idea è quella di fare dei cut su ingresso e soprattutto uscita. Altro cut, non feed forward, è quello che collega i registri ai due flussi. Proviamoci:



Idem, per l'altra semi-struttura.

2) Provo a disegnare "sommatore":



19/06/2007

1) - con decimazione di tempo. (DIT)

La FFT ha un'eq. di partenza del tipo:

$$X(f) = \sum_{i=0}^{N-1} x[n] w_N^{kn} \quad \text{dove } w_N = \exp(-j2\pi \frac{1}{N})$$

se uso un radix-2, ho:

$$X(f) = \sum_{r=0}^{\frac{N}{2}-1} x[2r] w_N^{2kr} + \sum_{r=0}^{\frac{N}{2}-1} x[2r+1] w_N^{2kr+k} = \sum_{r=0}^{\frac{N}{2}-1} x[2r] w_N^{2kr} + w_N^k \sum_{r=0}^{\frac{N}{2}-1} x[2r+1] w_N^{2kr}$$

Ossia da una da 8, ne ho 2 da 4. Restoro;

$$\sum_{r=0}^{\frac{N}{2}-1} x[2r] w_{\frac{N}{2}}^{kr} = \sum_{i=0}^{\frac{N}{4}-1} x[2(2i)] w_{\frac{N}{2}}^{2ki} + \sum_{i=0}^{\frac{N}{4}-1} x[2(2i+1)] w_{\frac{N}{2}}^{2k(i+1)} =$$

$$= \sum_{i=0}^{\frac{N}{4}-1} x[4i] w_{\frac{N}{4}}^{ki} + w_{\frac{N}{2}} \sum_{i=0}^{\frac{N}{4}-1} x[4i+2] w_{\frac{N}{4}}^{ki}$$

Stessa cosa andrebbe fatta per il termine in $2r+1$, sostituendo a r $2i$ e $2i+1$:

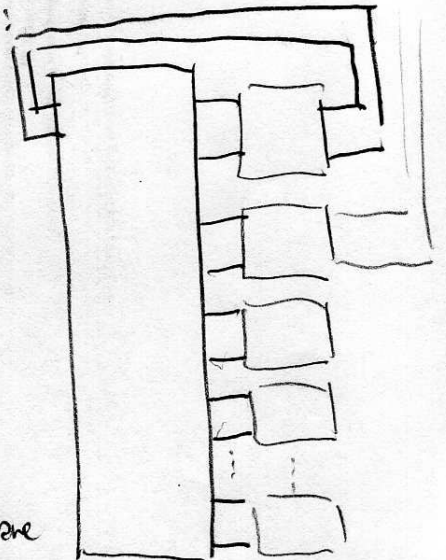
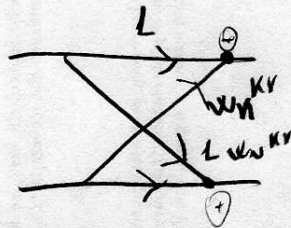
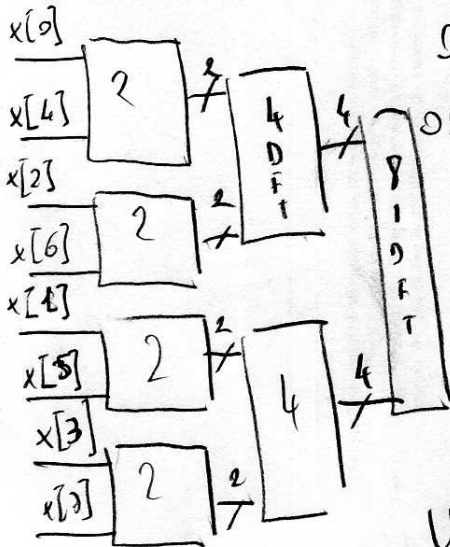
$$\hookrightarrow \sum_{r=0}^{\frac{N}{2}-1} x[2r+1] w_{\frac{N}{2}}^{kr} = \sum_{i=0}^{\frac{N}{4}-1} x[4i+1] w_{\frac{N}{2}}^{2ki} + \sum_{i=0}^{\frac{N}{4}-1} x[4i+3] w_{\frac{N}{2}}^{2k(i+1)}$$

Dati i campioni $x[0 \div N-1]$, ossia 0, 1, 2, 3, 4, 5, 6, 7, prendono:

0, 4, 2, 6, 1, 5, 3, 7;

000 - 100 - 010 - 110 - 001 - 101 - 011 - 111

dove ciascun blocco da 2 è:



Un'arch. completamente parallela richiede $N \log N$ (N numero di campioni) blocchi da 2-DFT, con una memoria; c'è la in KN , elaborare tutto.

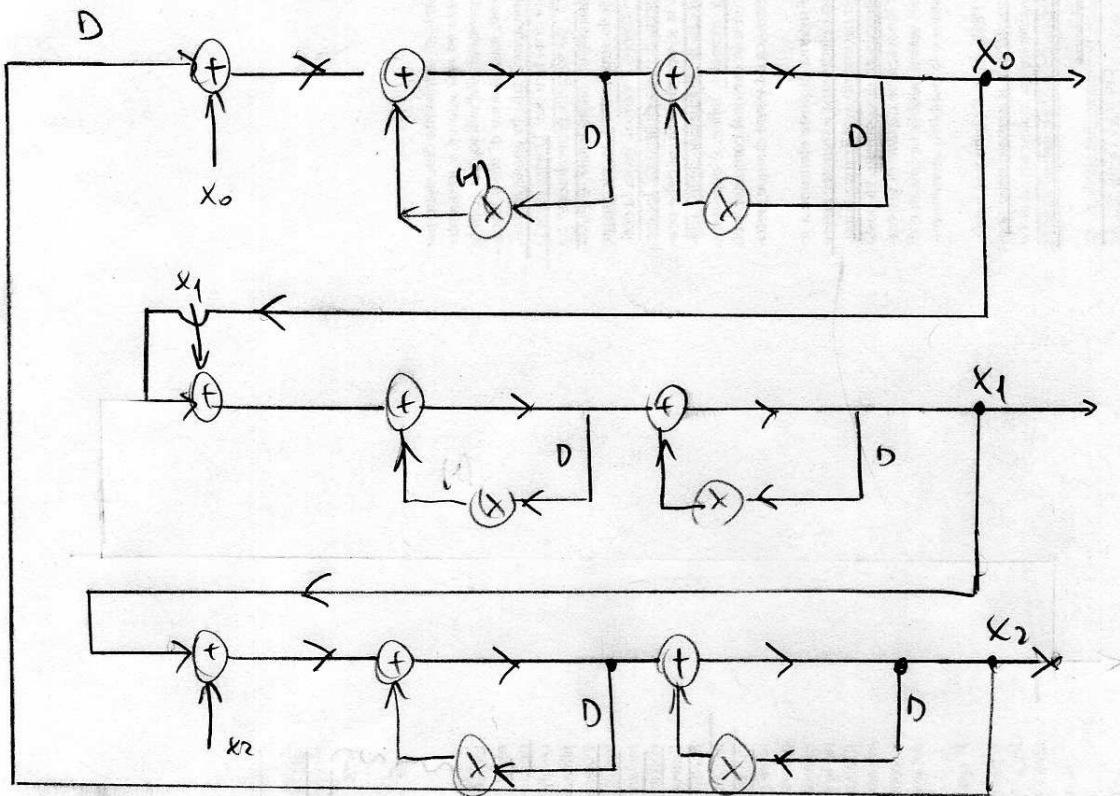
2) Vado per ispezione: ho 2 "gruppi" di cdi: quello (interno) e quello esterno. (E9)

$T_{cp} = T_m + 2T_c$. Parto dal T_m nel cdo intorno sinistro, e vado all'uscita.

$$T_{ck} = T_{cp} = T_s = \frac{l}{T_m + 2T_c} \rightarrow f_s = \frac{l}{T_m + 2T_c} = \frac{l}{2+5} = 0,1429$$

$$T_{\infty} = \max \left\{ \frac{T_m + T_c}{3}, \frac{3T_c}{4} \right\} = \max \left\{ \frac{6}{3}, 3 \right\} = 3.$$

Parallelizzo la struttura: $J=3$; gli unici rami da vedere son quelli dell'anello esterno;



$$x_0 \rightarrow A_j \begin{cases} j=1 \\ \psi_j=0 \end{cases}$$

$$x_1 \rightarrow A_j \begin{cases} j=2 \\ \psi_j=0 \end{cases}$$

$$x_2 \rightarrow A_j \begin{cases} j=0 \\ \psi_j=1 \end{cases}$$

Privaldo le grandezze:

T_{cp} = parto da (1) e vado all'uscita x_2 , passando per x_0 e x_1 :

$$\hookrightarrow T_m + T_c + T_c + 3T_c + 3T_c = 13$$

Ma:

$$T_s' = \frac{1}{3} \times T_{ck}' \Rightarrow f_s = \frac{3}{T_m + 8T_c} = 0,231 \quad (\text{contro } 0,33)$$

Questa è ancora migliorabile con il pipelining freetime.

04/09/2008

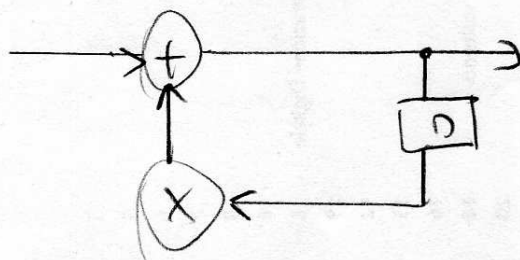
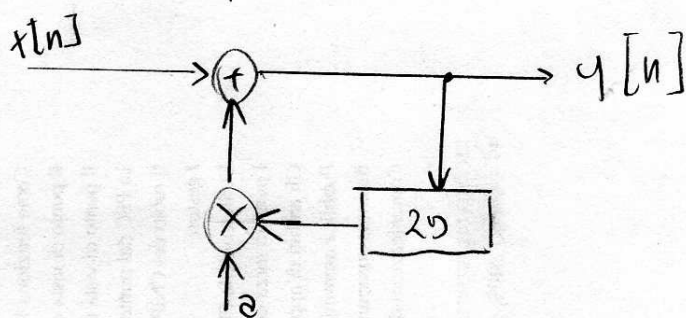
1) Rispondo a parte

2) $y[n] = x[n] + a y[n-2]$;

$$T_{\text{top}} = \frac{T_m + T_a}{2}$$

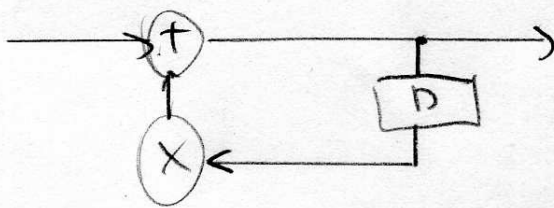
$$T_{\text{cp}} = T_m + T_a ; T_s = T_{\text{cp}} = T_{\text{ca}}$$

Parallelismo:



$$T_s = 2 T_{\text{ca}}' = T_m + T_a$$

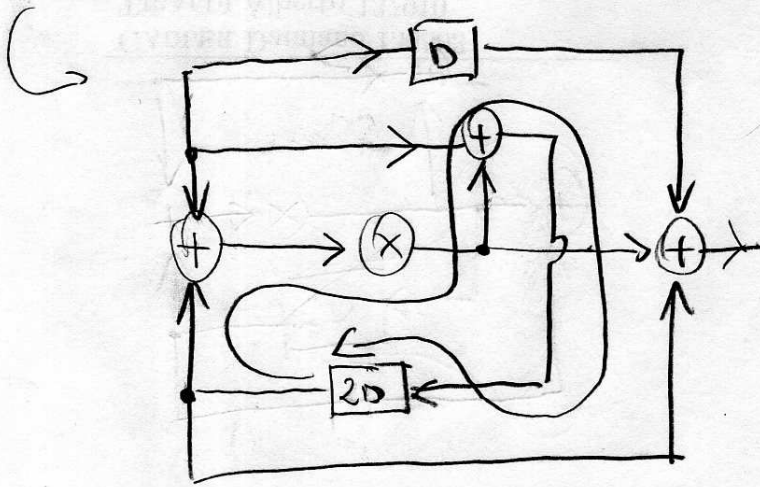
$$T_h = \frac{2}{T_m + T_a}$$



No: Parallel lookahead all'imo poter, ma facendo applicazione di uno delle tecniche universali, no: folding, unfolding, pipelining, decomposition (resource sharing).

Esercizi svolti

1) $T_m = 18 \text{ ns}$; $T_a = 9 \text{ ns}$; osservo la presenza della simmetria (2 cascate di blocchi uguali) e ragiono su L ;



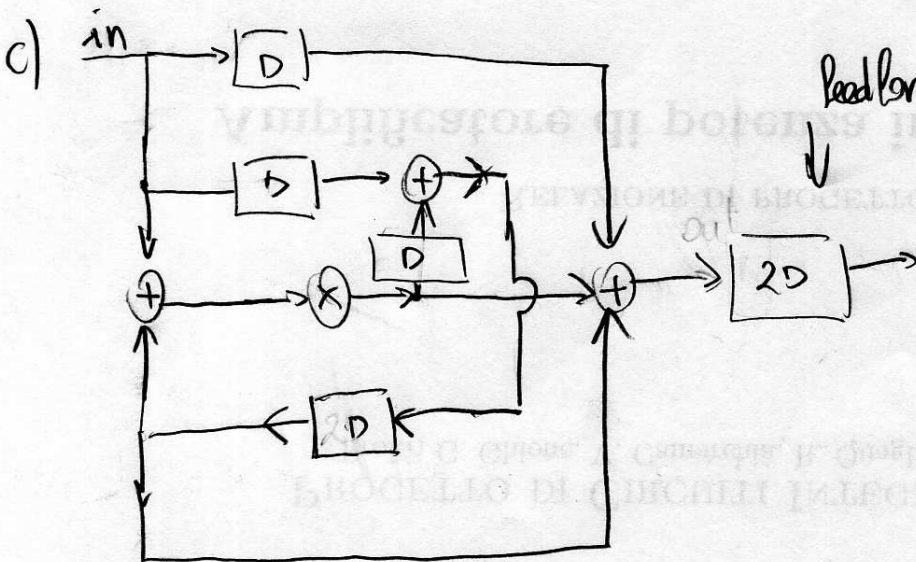
Questo sembra essere l'unico loop = 2 registri, dunque:

$$a) T_{\text{tot}} = \frac{T_m + 2T_a}{2} = 18 \text{ ns};$$

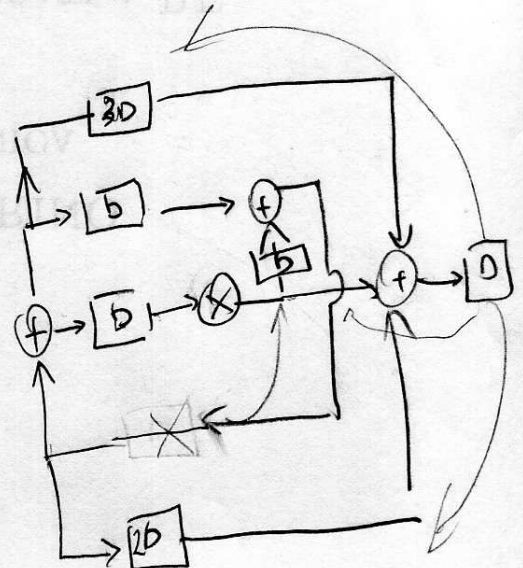
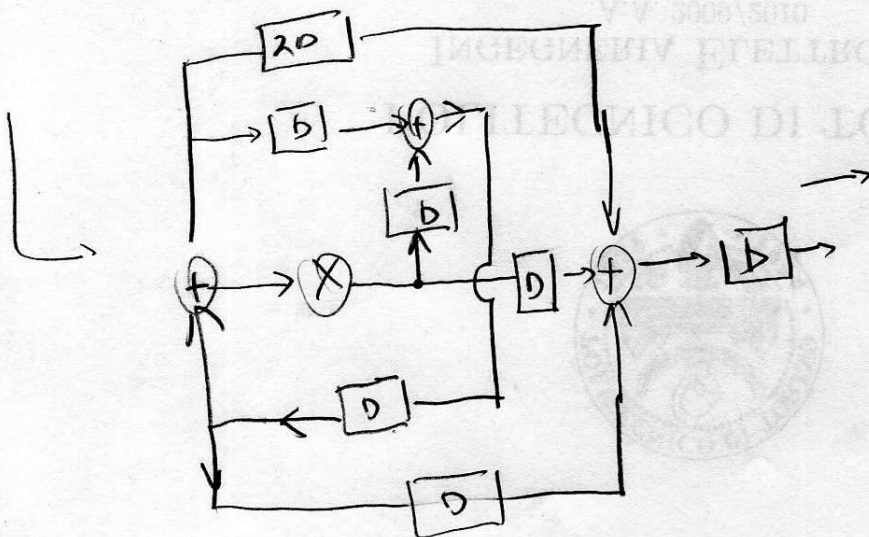
$$b) T_{\text{cp}} = 88 \text{ ns}$$

per ispezione

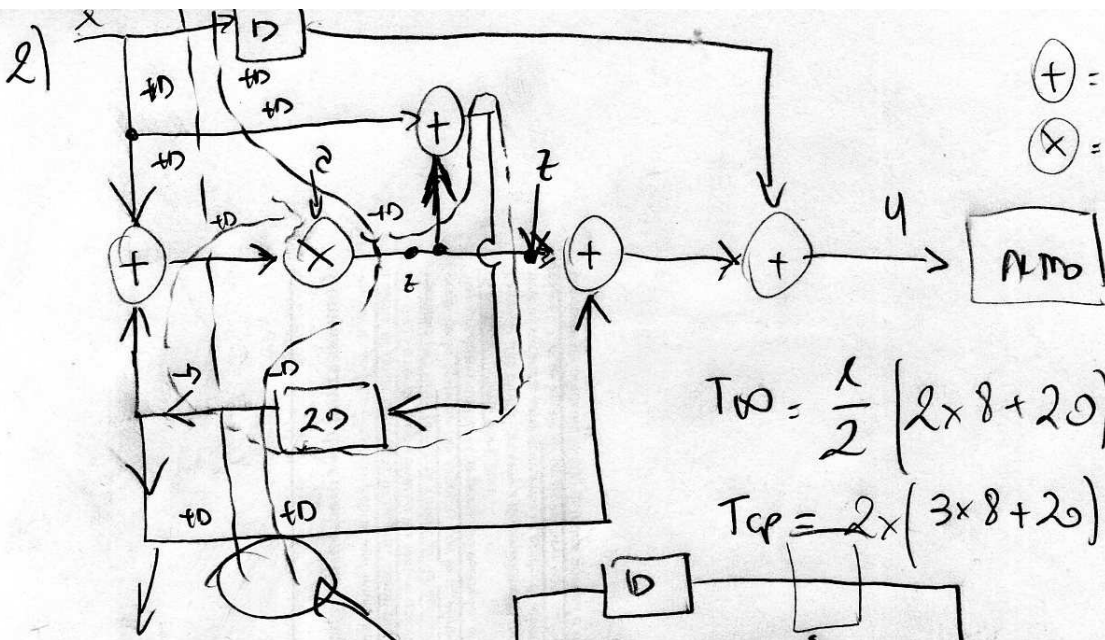
ALTA MODI?



lead low cut st; posso metter registri



"A mente" ok, ma ... In pratica? c'è nato fondo? forse al caso...



(+) = 8 ns

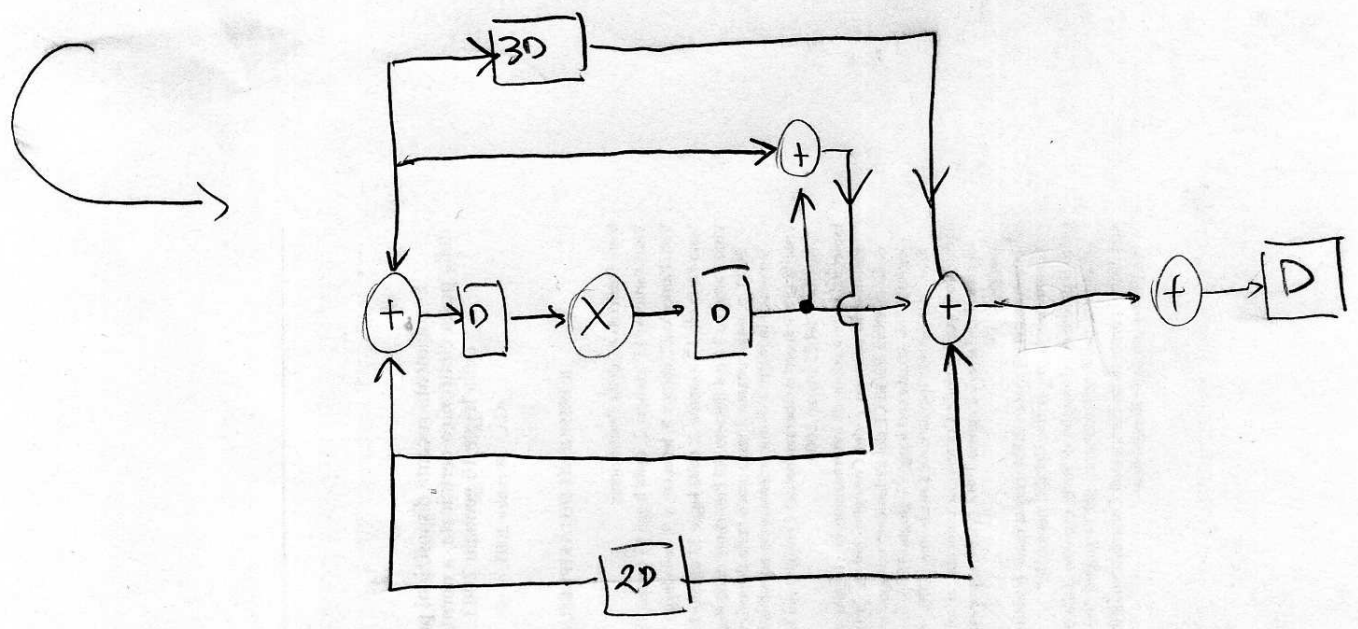
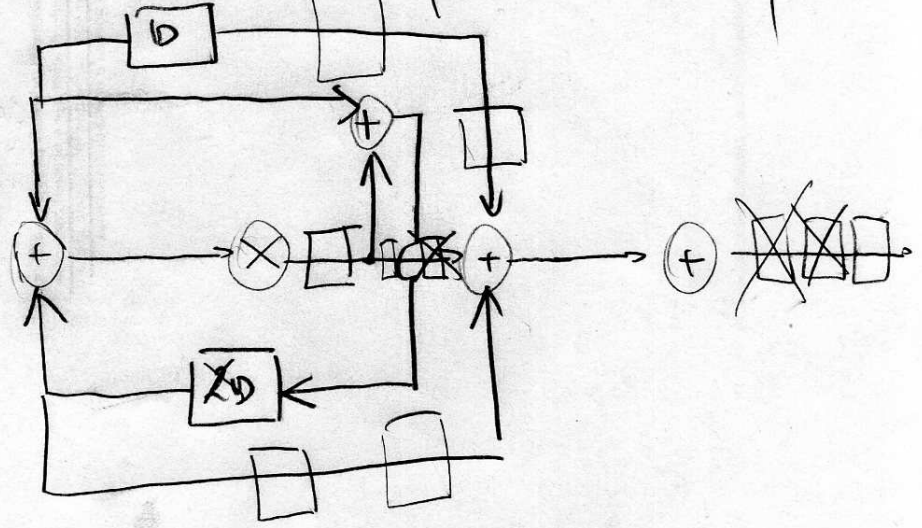
(X) = 20 ns

TL
bis

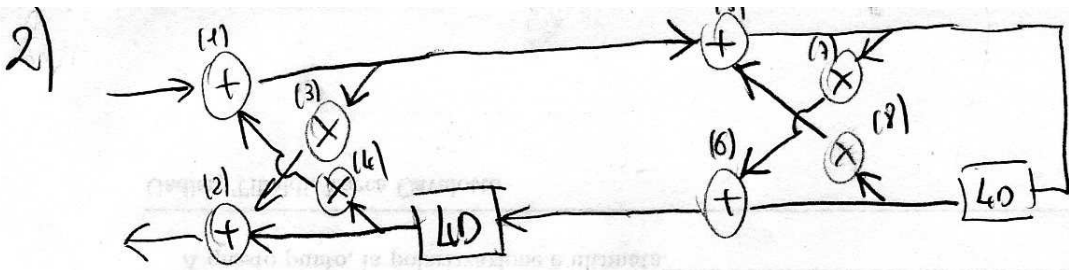
$$T_{\infty} = \frac{1}{2} (2 \times 8 + 20) = 18 \text{ ns}$$

$$T_{cp} = 2 \times (3 \times 8 + 20) = 88 \text{ ns}$$

$z[n] = (z[n-2] + x[n]) * a$
 Come puoi farlo: cut set removing, e scegliere questi tagli



Osservazione: negli esercizi di retiming, usa i cut-set: disegnami a tutti i rami da un sottografo 1 al 2, e togli lo stesso numero in quelli diretti da 2 al 1.
 Cerca il "punto critico" (in questo caso, gli archi che van nel moltiplicatore) e cerca semplicemente di far passar da li i cuts.

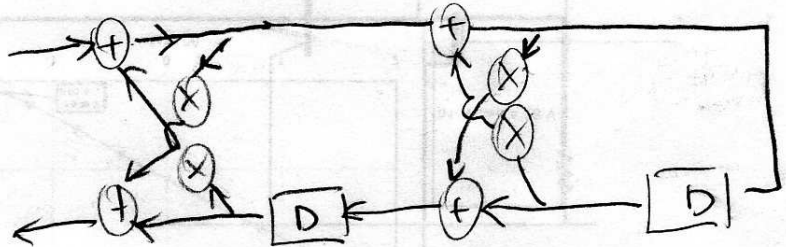


Mia idea: fare unfolding. Se faccio un unfolding di ordine L_1

ho:

$$-i = j \Rightarrow -w_j = \frac{w}{j} = D.$$

elemente "collegamenti misti".



Esercizi di autovalutazione

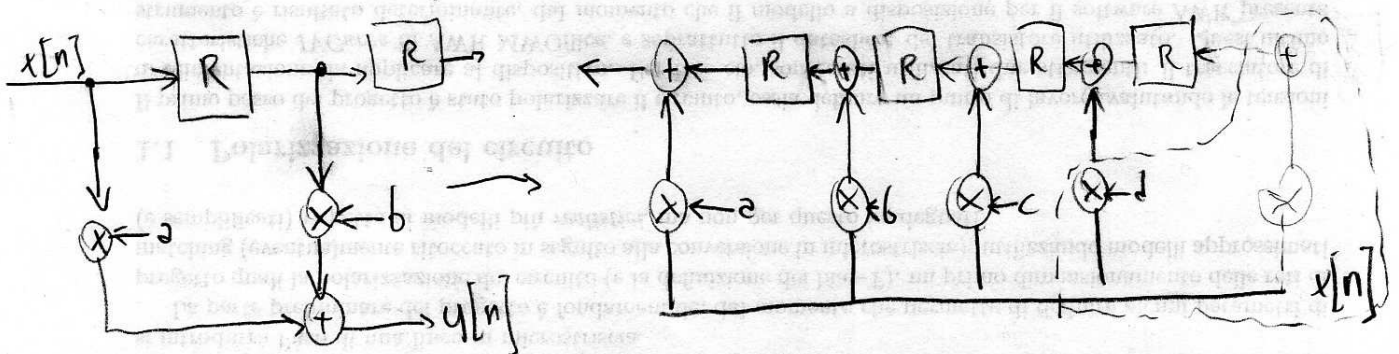
1) a) Si cerchi il potere di 2, sia nella parte intera, sia nella parte frazionaria, facendo attenzione; per esempio, $0,625 = 2^{-1} + 2^{-3}$; $1,25 = 1 + 2^{-2}$. Si presti attenzione a ciò. In questo caso $0,625$ richiede 3 bit per la parte frazionaria, 5 richiede 3 bit per la parte intera; aggiungo 1 bit di segno: 7 bit in tutto.

b) $b_{sum} = \sum |h[n]| = 4 \times |0,625| + 2 \times 1,25 + 2 \times 5 = 15$

Si può, al peggio, avere una crescita di:

$$\log_2 15 = 4 \text{ bit}$$

c) Disegno la diretta singola: $y = ax[n] + bx[n-1]$



- 1) Scambio x e y
- 2) scambio (+) e (X)
- 3) Preservo D e (X)
- 4) Invertito gli archi

Descrizione Behavioural della architettura

T3
bis

Codice

ARCHITECTURE Behavioural of FIR IS

SIGNAL x_1, x_2, t_1, t_2, t_3 : INTEGER;

SIGNAL y_{tmp} : std-logic-vector (N-1 downto 0);

BEGIN

Reg Proc : PROCESS (CLK, RSTn)

BEGIN

IF (RSTn = '0') then $x_1 L = "000"$; $x_2 L = "00"$;

ELSIF (CLK = '1' AND CLK 'EVENT') THEN

$x_1 L = x_1$;

$x_2 L = x_2$;

END IF;

END PROCESS;

Comb Proc : PROCESS ($x_1, x_2, t_1, t_2, t_3, t_4$)

BEGIN

$t_1 L = a * x_1$;

$t_2 L = b * x_1$;

$t_3 L = c * x_2$;

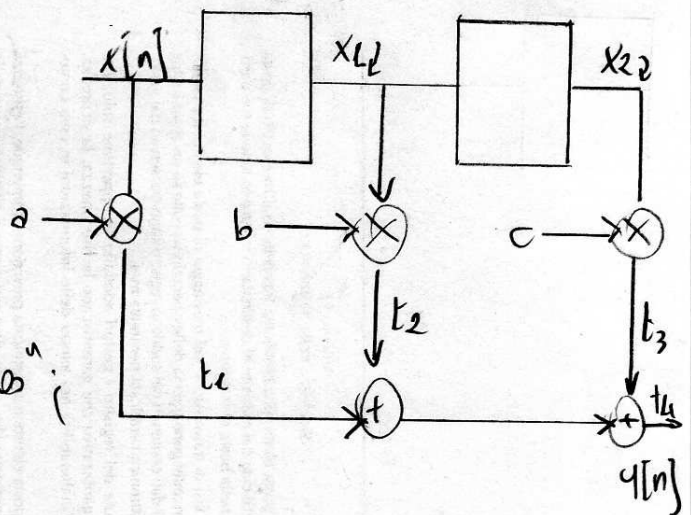
$t_4 L = t_1 + t_2 + t_3$;

END PROCESS;

$y_{tmp} = \text{conv-to-std-logic-vector}(t_4, N)$;

$y L = y_{tmp}$; -- (o un suo subset, per trancare)

END ARCHITECTURE



Idea: ho un process, per il filtro, che genera tutti e soli i registri, dandone segnali di ingresso o uscite. Nell'esempio, $x = x[n]$, $x_1 = x[n-1]$, e così via.

In un secondo process si gestirà le parti combinatorie.

Un suggerimento è: far tutto con gli integer, e a posteriori convertire nel formato desiderato.

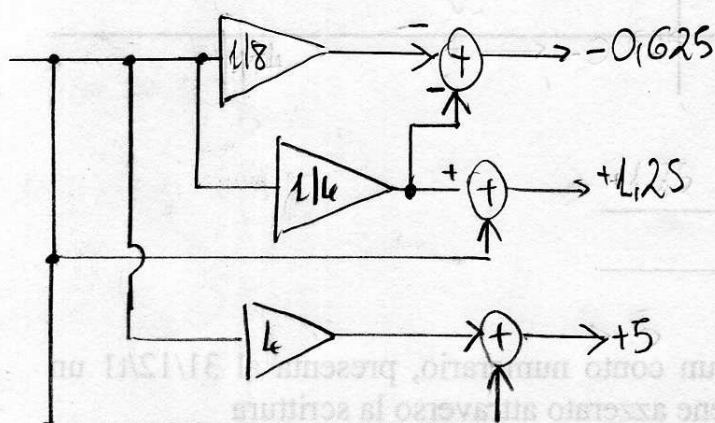
e) Si fornisce a partire dalle 5 regole, ciò che è richiesto.

(T4)

1) $\{-0,625; 1,25; 5\}$;

2) $\{0,625; 1,25; 5\}$;

3) $\{2+2^{-3}; 1+2^{-2}; 1+2^2\}$

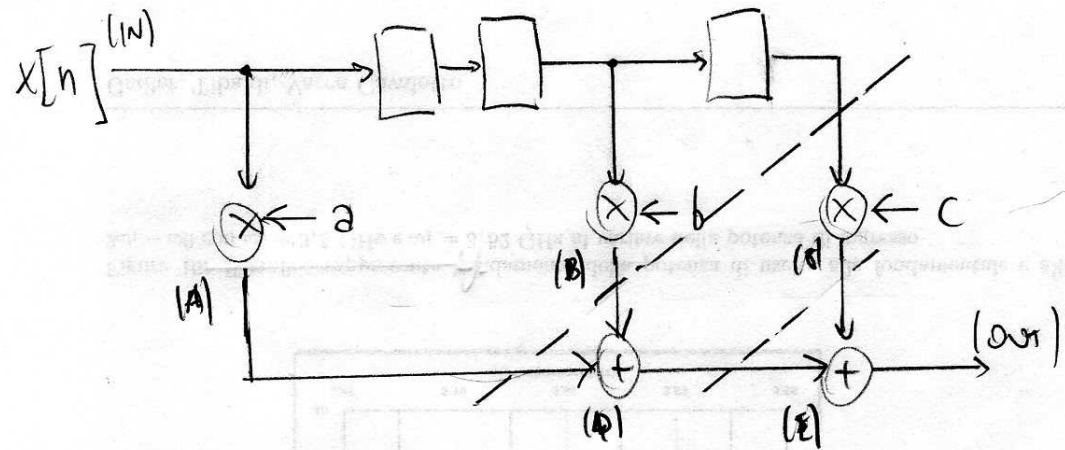


f) Nel caso della forma trasportata, ho $T_{CK} = T_m + T_a$;

$$T_h = \frac{L}{T_m + T_a}$$

Questo perché il filtro produce un campione per volta.

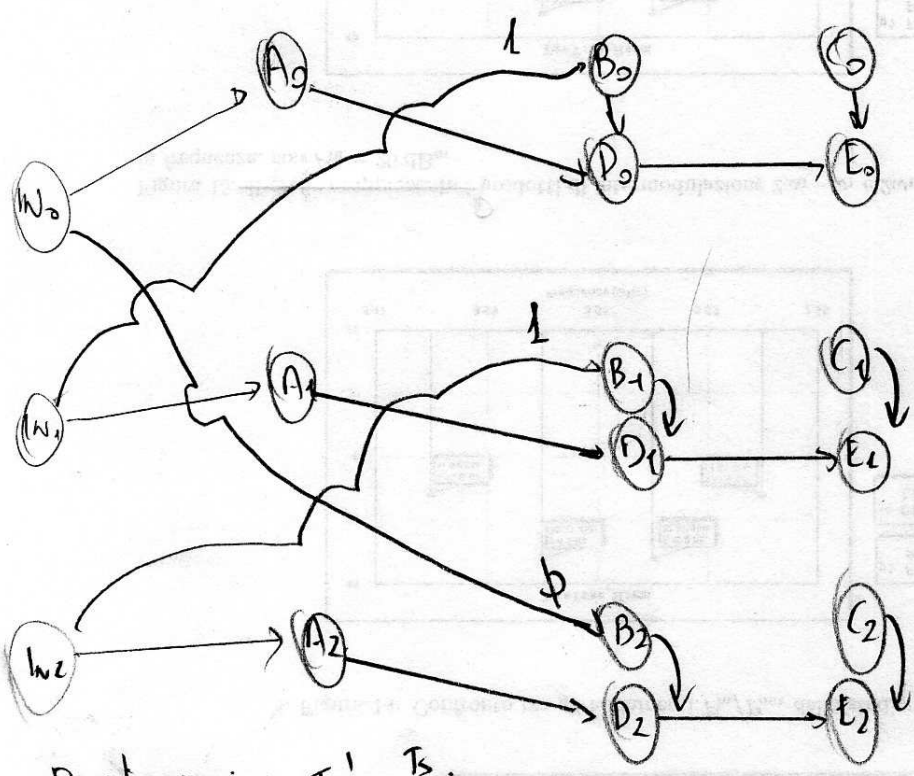
3) $y[n] = ax[n] + bx[n-2] + cx[n-3]$



a)

basta aggiungere 1 registro per ogni intersezione.

b)



$IN_0 \rightarrow B: j = (0+1) \% 3 = 2$
 $\psi_j = \phi$

$IN_1 \rightarrow B: j = 0$
 $\psi_j = 1$

$IN_2 \rightarrow B: j = 1$
 $\psi_j = 1$

$IN \rightarrow C: 3$ registri!

$j = i$
 $\psi_j = \frac{w}{j} = \frac{w}{3} = L$

Prestazioni: $T_s' = \frac{T_s}{3}$

a ogni colpo prenda 3 campioni; T_{ck} è uguale a prima.

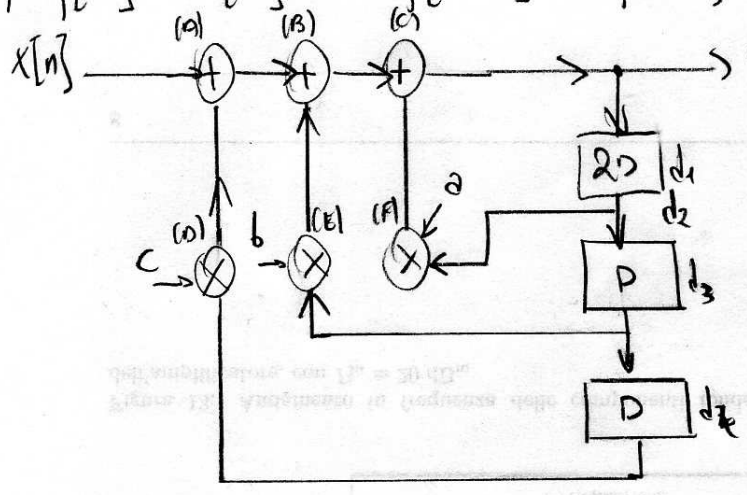
c: ?? Come a la, ad aver $T_{ck} = T_k$? Crano fine?

Ricordo alcune definizioni:

- T_{cp} : tempo di critical path; ritardo del cammino peggiore;
- T_s : tempo di campionamento;
- throughput: numero di campioni prodotti x unità di tempo;

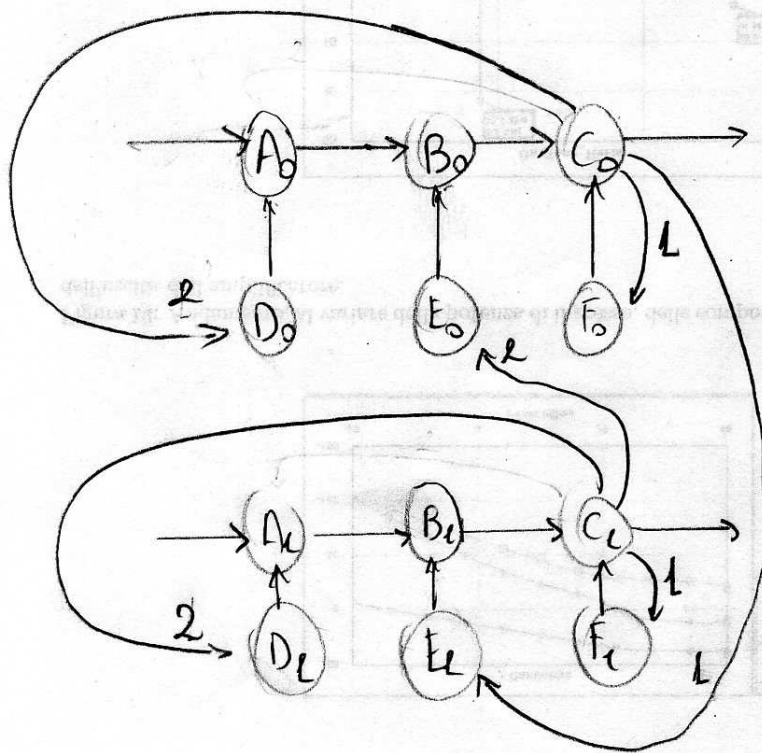
6) $y[n] = x[n] + 2y[n-2] + 6y[n-3] + cy[n-4]$

$T_0 = 1$
 $T_m = 4$



Determinare T_{00} e T_{0c} .
 T_{0c} : dal registro d_4 è $y[n]$
 (non è indipendente dalla struttura: se lavoro $x[n] + ay[n-2]$ invece di $x[n] + cy[n-4]$ cambia).

$T_{00}: \max \left\{ \frac{T_{e+2}}{2}, \frac{3T_0+T_m}{4}, \frac{T_m+2T_0}{3} \right\} = \max \left\{ 1, \frac{7}{4}, 2 \right\} = 2$ (ok??)



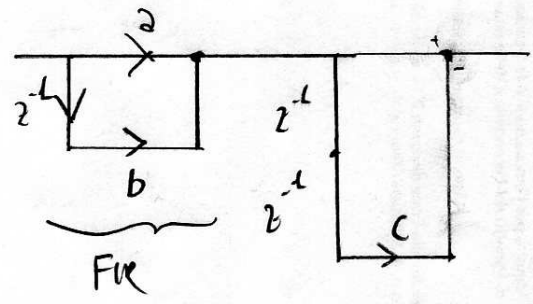
$C_0 \rightarrow F$ $\begin{cases} j = (0+2) \% 2 = 0 \\ w_j = 1 \text{ (amo)} \end{cases}$
 $C_0 \rightarrow b$ uguale.
 $C_0 \rightarrow E$: $\begin{cases} j = (0+3) \% 2 = 1 \\ w_j = (0+3) / 2 = 1 \end{cases}$
 $C_1 \rightarrow E$: $\begin{cases} j = (1+3) \% 2 = 0 \\ w_j = 2 \end{cases}$

$T_{0c} = T_{0c,old} = \frac{1}{4+3} \cdot i$; $T_{0c} = \frac{2}{T_m+3T_0}$

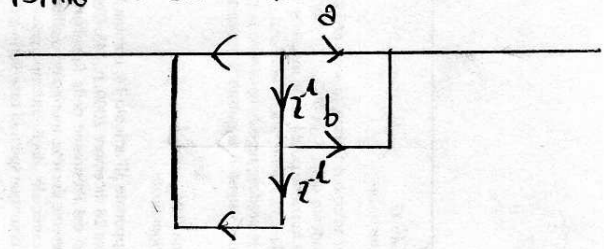
$L^{(2)} = \begin{bmatrix} 5 & -1 & 0 & -1 \\ 6 & 5 & -1 & 0 \\ 7 & 6 & -1 & -1 \\ -1 & 7 & -1 & -1 \end{bmatrix}$; $L^{(3)} = \begin{bmatrix} 6 & 5 & -1 & 0 \\ 10 & 6 & 5 & -1 \\ 11 & 7 & 6 & -1 \\ 12 & -1 & 7 & -1 \end{bmatrix}$; $L^{(4)} = \begin{bmatrix} -1 & 0 & -1 & -1 \\ 5 & -1 & 0 & -1 \\ 6 & -1 & -1 & 0 \\ 7 & -1 & -1 & -1 \end{bmatrix}$; $L^{(5)} = \begin{bmatrix} 10 & 6 & 5 & -1 \\ 11 & 10 & 6 & 5 \\ 12 & 11 & 6 & 6 \\ 13 & 12 & -1 & 7 \end{bmatrix}$

7) $y[n] = a x[n] + b x[n-1] + c y[n-2]$ \xrightarrow{Z} $aX + bXz^{-1} + cYz^{-2}$ (T7)
 \xrightarrow{L} $\frac{Y}{X} = \frac{a + bz^{-1}}{1 - cz^{-2}}$

Forma Diretta I



Forma diretta II



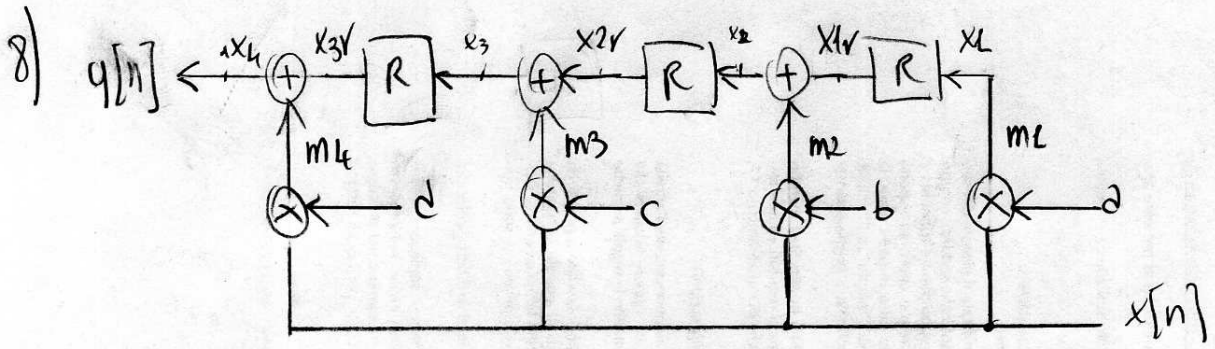
Vantaggi: usa meno registri di prima, senza introdurre particolari complicazioni (scambia: prima parte IIR, poi FIR).

Forma parallela: sarebbe bello

con dei numeri.

Vantaggio: fa strutture più semplici. Calcolo residui...

Altro strutture: serie (metter in catena blocchi): permette anch'essa di usare blocchi più semplici



```
library ieee;
use ieee.std_logic_1164.all;
use ieee.std_logic_unsigned.all;
```

```
ENTITY FIR IS
  PORT ( x : IN std_logic_vector (3 downto 0);
        CLK, RSTn : IN std_logic;
        y : OUT std_logic_vector (3 downto 0));
END ENTITY
```


ARCHITECTURE Behavioral OF FIR IS

SIGNAL $x_1, x_1r, x_2, x_2r, x_3, x_3r, m_1, m_2, m_3, m_4 (x_4)$; INTEGER;

BEGIN

Seq Part: PROCESS(CLK, ESTn)

BEGIN

IF ESTn = '0' THEN $x_1r = '0'$; $x_2r = '0'$; $x_3r = '0'$;

ELSIF (CLK'EVENT AND CLK = '1') THEN

$x_1rL = x_1$; $x_2rL = x_2$; $x_3rL = x_3$;

END IF;

END PROCESS;

Comb part: PROCESS($x_1, x_2, x_3, x_1r, x_2r, x_3r, m_1, m_2, m_3, m_4, x$)

BEGIN

$m_1L = a * x$; $x_2L = m_2 + x_1r$;

$m_2L = b * x$; $x_3L = m_3 + x_2r$;

$m_3L = c * x$; $x_4L = m_4 + x_3r$;

$m_4L = d * x$;

-- spero funziona;

$yL = \text{conv_to_std_logic_vector}(x_4, L)$;

END PROCESS;

END ARCHITECTURE;

L'idea dell'arch. distribuita è: dato $y = \sum_{n=0}^{N-1} c[n] x[n]$, posso trattare $x[n]$ come:

$$x[n] = \sum_{b=0}^{B-1} x_b[n] 2^b$$

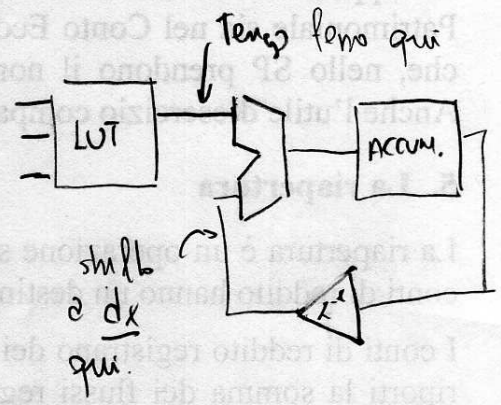
direttamente $y[n] = \sum_{b=0}^{B-1} 2^b \left[\sum_{n=0}^{N-1} c[n] x_b[n] \right]$

Ma "dentro la tonda", b è costante; varia nella sommatoria "esterna".

Realizzazione in aritmetica distribuita: \rightarrow questo bello permette di trattare y come un insieme di valori di una funzione f , i cui valori son immagazzinati in una MEMORIA, i cui indirizzi son gli $x_b[n]$: a seconda dei valori di x_b che si hanno, si usano in uscite diversi f .

Vantaggio: i campioni son predefiniti, dunque la complessità sarà minore. Ci vorran B addi, con B numero di bit, per aver y in uscite.

Questa particolare implementazione, poi, non richiede barrel shifter, quindi è particolarmente semplice.



9) Top = 3 (A → B → C); 10 mettera' un cut su (A → B), e uno su (G → E), (D → E) (T9)

NON mettendola, posso spostare C → D a B → C;

Provo un metodo più formale:

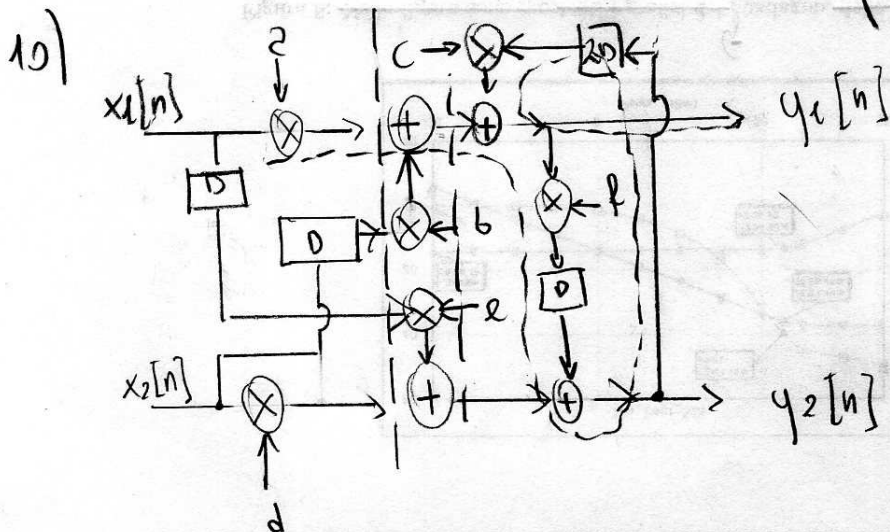
arco	w(e)	W _r (e)	t(u)+t(v)
A → B	0	L + r(A) - r(B)	2
A → F	0	0 + r(A) - r(F)	3 → crit.
B → G	1	L + r(B) - r(G)	2
B → C	0	0 + r(B) - r(C)	2
C → D	2	2 + r(C) - r(D)	2
F → D	1	L + r(F) - r(D)	3 → crit.
G → E	0	0 + r(G) - r(E)	2
D → E	0	0 + r(D) - r(E)	2

$$\left\{ \begin{array}{l} L + r(A) - r(B) \geq 0 \\ r(A) - r(F) \geq L \\ r(B) - r(G) \geq -L \\ r(B) - r(C) \geq 0 \\ r(C) - r(D) + 2 \geq 0 \\ L + r(F) - r(D) \geq L \\ 0 + r(G) - r(E) \geq 0 \\ 0 + r(D) - r(E) \geq 0 \end{array} \right.$$

Fisso $r(E) = 0$; $r(B) = -L$; $r(D) = 0$
 $r(G) = 0$; $r(A) \geq 0$; $r(F) = 0$

$$\left\{ \begin{array}{l} r(D) \geq 0 \\ r(F) \geq r(D) \\ r(C) \geq r(D) - 2 \\ r(B) \geq r(C) \\ r(B) \geq r(G) - L \\ r(A) \geq r(F) + L \\ r(D) \geq r(B) - L \end{array} \right.$$

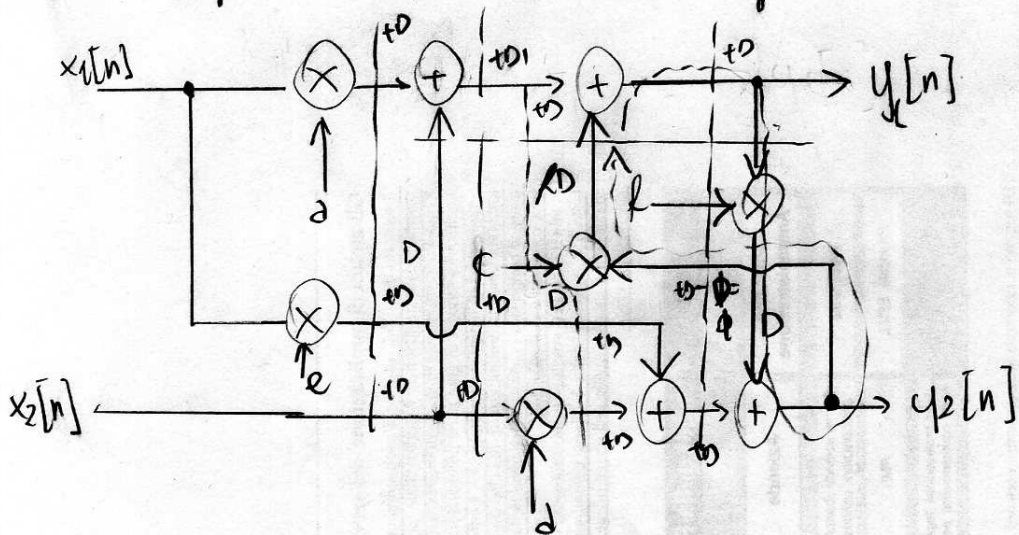
$$\left\{ \begin{array}{l} r(A) = L \\ r(B) = -L \\ r(C) = -L \\ r(D) = 0 \\ r(E) = 0 \\ r(F) = 0 \\ r(G) = 0 \end{array} \right.$$



Applico i 2 tagli
 e poi divider
 per retiming

Lo ridisegno meglio, per fare pipelining:

(110)



$$T_{op} = 2T_m + 2T_a = 10$$

$$T_{\infty} = \frac{L}{3} (T_a + T_m + T_a + T_m) = \frac{L}{3} (10) = 3,3$$

A 3,3 non posso arrivare;
al min. (4) (Tm).

Look ahead:

$$y_1[n+1] = a x_1[n+1] + b x_2[n] + c y_2[n-1]$$

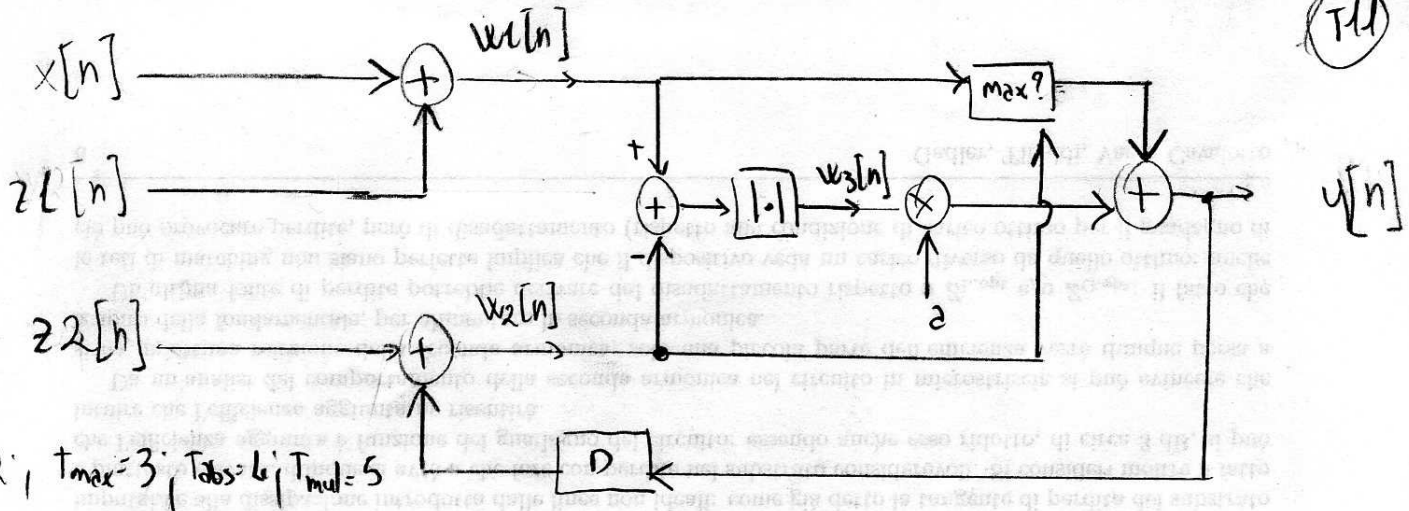
$$y_2[n+1] = d x_2[n+1] + e x_1[n] + f (a x_1[n] + b x_2[n-1] + c y_2[n-2])$$

Enorme!

Par

11)

(11)

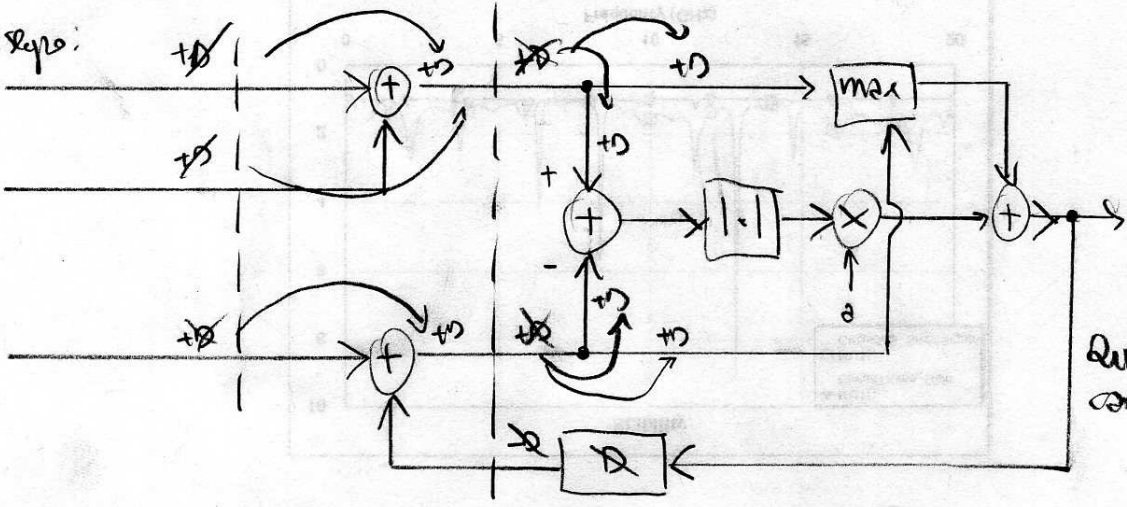


$T_a = 2, T_{max} = 3, T_{abs} = 4, T_{mul} = 5$

$T_{cp} = 2T_a + T_{abs} + T_{mul} + T_a = 15$

$T_{co} = 3T_a + T_{abs} + T_{mul} = 15$

Riduzione:



Qua Tco è cambiata...

Risultato "finale":

